

الجامعة : التكنولوجيا
الكلية : هندسة السيطرة و النظم
القسم : هندسة السيطرة
المرحلة : الثانية
اسم المحاضر الثلاثي : عمار عبد الحسين لفتة
اللقب العلمي : مدرس مساعد
المؤهل العلمي : ماجستير
مكان العمل : قسم هندسة السيطرة و النظم



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي

جدول الدروس الاسبوعي

الاسم					عمار عبد الحسين لفتة
البريد الالكتروني					ammар_control_87@yahoo.com
اسم المادة					الكترونيك
مقرر الفصل					عمار عبد الحسين
اهداف المادة					التعريف بتحليل و تصميم دوائر الترانزستور
التفاصيل الاساسية للمادة					DC and AC analysis of BJT and FET Transistors
الكتب المنهجية					Electronic Devices and Circuit Theory Robert L. Boylestad
المصادر الخارجية					Electronic Circuit Analysis and Design by Donald A Neamen
تقديرات الفصل					الفصل الدراسي
					المختبر
معلومات اضافية					الامتحانات اليومية
					المشروع
					الامتحان النهائي
					%20
					%10
					%10
					—
					%60

الجامعة : التكنولوجية
الكلية : هندسة السيطرة و النظم
القسم : هندسة السيطرة
المرحلة : الثانية
اسم المحاضر الثلاثي : عمار عبد الحسين لفته
اللقب العلمي : مدرس مساعد
المؤهل العلمي : ماجستير
مكان العمل : قسم هندسة السيطرة و النظم



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي

جدول الدروس

الاسبوعي

الاسبوع	التاريخ	المادة النظرية	المادة العلمية	الملاحظات
1	21/9/2014	Introduction to electronics		
2	28/9/2014	BJT Operation		
3	5/10/2014	BJT Configurations		
4	12/10/2014	Common Emitter, Base		
5	19/10/2014	Common Collector		
6	26/10/2014	Biasing cct		
7	2/11/2014	Fixed and self-biasing		
8	9/11/2014	Voltage divider cct		
9	16/11/2014	Feedback cct		
10	23/11/2014	Transistor as switch		
11	30/11/2014	BJT in saturation region		
12	7/12/2014	AC Analysis		
13	14/12/2014	Common configurations		
14	21/12/2014	Common emitter		
15	28/12/2014	Common base		
16	4/01/2015	Common collector		
عطلة نصف السنة				
17	11/01/2015	FET transistors		
18	18/01/2015	DC biasing		
19	25/01/2015	Common gate, common drain		
20	1/02/2015	Common source		
21	8/02/2015	FET AC analysis		
22	15/02/2015	Common gate, common drain		
23	22/02/2015	Common source		
24	1/03/2015	Multistage amplifier		
25	8/03/2015	RC coupling		
26	15/03/2015	Transformer coupling		
27	22/03/2015	Cascode amplifier		
28	29/03/2015	Darlington amplifier		
29	5/04/2015	Feedback amplifier		
30	12/04/2015	The topologies		
31	19/04/2015	Voltage series, Voltage shunt		
32	26/04/2015	Current series, Current shunt		

توقيع العميد :

توقيع الاستاذ :

د. أنار هادي

Course Weekly Outline

Course Instructor	Ammar Abdulhussein Lafta				
E_mail	ammar_control_87@yahoo.com				
Title	Electronics				
Course Coordinator	Ammar Abdulhussein Lafta				
Course Objective	Design and analysis of electronic circuits				
Course Description	DC and AC analysis of BJT and FET Transistors				
Textbook	Electronic Devices and Circuit Theory Robert L. Boylestad				
References	Electronic Circuit Analysis and Design by Donald A Neamen				
Course Assessment	Term Tests	Laboratory	Quizzes	Project	Final Exam
	20%	10%	10%	----	60%
General Notes					

Course weekly Outline

week	Date	Topics Covered	Lab. Experiment Assignments	Notes
1	21/9/2014	Introduction to electronics		
2	28/9/2014	BJT Operation		
3	5/10/2014	BJT Configurations		
4	12/10/2014	Common Emitter, Base		
5	19/10/2014	Common Collector		
6	26/10/2014	Biasing cct		
7	2/11/2014	Fixed and self-biasing		
8	9/11/2014	Voltage divider cct		
9	16/11/2014	Feedback cct		
10	23/11/2014	Transistor as switch		
11	30/11/2014	BJT in saturation region		
12	7/12/2014	AC Analysis		
13	14/12/2014	Common configurations		
14	21/12/2014	Common emitter		
15	28/12/2014	Common base		
16	4/01/2015	Common collector		
Half-year Break				
17	11/01/2015	FET transistors		
18	18/01/2015	DC biasing		
19	25/01/2015	Common gate, common drain		
20	1/02/2015	Common source		
21	8/02/2015	FET AC analysis		
22	15/02/2015	Common gate, common drain		
23	22/02/2015	Common source		
24	1/03/2015	Multistage amplifier		
25	8/03/2015	RC coupling		
26	15/03/2015	Transformer coupling		
27	22/03/2015	Cascode amplifier		
28	29/03/2015	Darlington amplifier		
29	5/04/2015	Feedback amplifier		
30	12/04/2015	The topologies		
31	19/04/2015	Voltage series, Voltage shunt		
32	26/04/2015	Current series, Current shunt		

Instructor Signature: 

Dean Signature: 

Dr. Azad Raheem