

الجامعة : التكنولوجيا
 الكلية : هندسة السيطرة و النظم
 القسم : هندسة السيطرة
 المرحلة : الثانية
 اسم المحاضر الثلاثي : عمار عبد الحسين لفتة
 اللقب العلمي : مدرس مساعد
 المؤهل العلمي : ماجستير
 مكان العمل : قسم هندسة السيطرة و النظم



جمهورية العراق
 وزارة التعليم العالي والبحث العلمي
 جهاز الاشراف والتقويم العلمي

جدول الدروس الاسبوعي

عمار عبد الحسين لفتة					الاسم
ammар_control_87@yahoo.com					البريد الالكتروني
الالكترونيك					اسم المادة
عمار عبد الحسين					مقرر الفصل
التعريف بتحليل و تصميم دوائر الترانزستور					اهداف المادة
DC and AC analysis of BJT and FET Transistors					التفاصيل الاساسية للمادة
Electronic Devices and Circuit Theory Robert L. Boylestad					الكتب المنهجية
Electronic Circuit Analysis and Design by Donald A Neamen					المصادر الخارجية
الامتحان النهائي	المشروع	الامتحانات اليومية	المختبر	الفصل الدراسي	تقديرات الفصل
%60	-	%10	%10	%20	
					معلومات اضافية

الجامعة : التكنولوجية
الكلية : هندسة السيطرة و النظم
القسم : هندسة السيطرة
المرحلة : الثانية
اسم المحاضر الثلاثي : عمار عبد الحسين لفترة
اللقب العلمي : مدرس مساعد
المؤهل العلمي : ماجستير
مكان العمل : قسم هندسة السيطرة و النظم



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقييم العلمي

جدول الدروس

الاسبوعي

الملاحظات	المادة العلمية	المادة النظرية	التاريخ	الاسبوع
		Introduction to electronics	21/9/2014	1
		BJT Operation	28/9/2014	2
		BJT Configurations	5/10/2014	3
		Common Emitter, Base	12/10/2014	4
		Common Collector	19/10/2014	5
		Biasing cct	26/10/2014	6
		Fixed and self-biasing	2/11/2014	7
		Voltage divider cct	9/11/2014	8
		Feedback cct	16/11/2014	9
		Transistor as switch	23/11/2014	10
		BJT in saturation region	30/11/2014	11
		AC Analysis	7/12/2014	12
		Common configurations	14/12/2014	13
		Common emitter	21/12/2014	14
		Common base	28/12/2014	15
		Common collector	4/01/2015	16
		عطلة نصف السنة		
		FET transistors	11/01/2015	17
		DC biasing	18/01/2015	18
		Common gate, common drain	25/01/2015	19
		Common source	1/02/2015	20
		FET AC analysis	8/02/2015	21
		Common gate, common drain	15/02/2015	22
		Common source	22/02/2015	23
		Multistage amplifier	1/03/2015	24
		RC coupling	8/03/2015	25
		Transformer coupling	15/03/2015	26
		Cascode amplifier	22/03/2015	27
		Darlington amplifier	29/03/2015	28
		Feedback amplifier	5/04/2015	29
		The topologies	12/04/2015	30
		Voltage series, Voltage shunt	19/04/2015	31
		Current series, Current shunt	26/04/2015	32

توقيع العميد :

توقيع الاستاذ :

د. أنار هادي

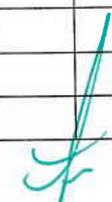
Course Weekly Outline

Course Instructor	Ammar Abdulhussein Lafta				
E_mail	ammar_control_87@yahoo.com				
Title	Electronics				
Course Coordinator	Ammar Abdulhussein Lafta				
Course Objective	Design and analysis of electronic circuits				
Course Description	DC and AC analysis of BJT and FET Transistors				
Textbook	Electronic Devices and Circuit Theory Robert L. Boylestad				
References	Electronic Circuit Analysis and Design by Donald A Neamen				
Course Assessment	Term Tests	Laboratory	Quizzes	Project	Final Exam
	20%	10%	10%	----	60%
General Notes					

Course weekly Outline

week	Date	Topics Covered	Lab. Experiment Assignments	Notes
1	21/9/2014	Introduction to electronics		
2	28/9/2014	BJT Operation		
3	5/10/2014	BJT Configurations		
4	12/10/2014	Common Emitter, Base		
5	19/10/2014	Common Collector		
6	26/10/2014	Biassing cct		
7	2/11/2014	Fixed and self-biasing		
8	9/11/2014	Voltage divider cct		
9	16/11/2014	Feedback cct		
10	23/11/2014	Transistor as switch		
11	30/11/2014	BJT in saturation region		
12	7/12/2014	AC Analysis		
13	14/12/2014	Common configurations		
14	21/12/2014	Common emitter		
15	28/12/2014	Common base		
16	4/01/2015	Common collector		
Half-year Break				
17	11/01/2015	FET transistors		
18	18/01/2015	DC biasing		
19	25/01/2015	Common gate, common drain		
20	1/02/2015	Common source		
21	8/02/2015	FET AC analysis		
22	15/02/2015	Common gate, common drain		
23	22/02/2015	Common source		
24	1/03/2015	Multistage amplifier		
25	8/03/2015	RC coupling		
26	15/03/2015	Transformer coupling		
27	22/03/2015	Cascode amplifier		
28	29/03/2015	Darlington amplifier		
29	5/04/2015	Feedback amplifier		
30	12/04/2015	The topologies		
31	19/04/2015	Voltage series, Voltage shunt		
32	26/04/2015	Current series, Current shunt		

Instructor Signature: 

Dean Signature: 

Dr. Azad Raheem