

الجامعة : الجامعة التكنولوجية
الكلية : الهندسة
القسم : هندسة السيطرة والنظم
المرحلة : الثالثة (جميع الفروع)
اسم المحاضر الثلاثي : يمامة عبدالفتاح شفيق
اللقب العلمي : مدرس مساعد
المؤهل العلمي : ماجستير هندسة السيطرة
مكان العمل : الجامعة التكنولوجية / قسم هندسة
السيطرة والنظم



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي

جدول الدروس الاسبوعي

الاسم					يمامة عبد الفتاح شفيق
البريد الالكتروني					Yam4bn@gmail.com
اسم المادة					المعالج الدقيق والمسيطر الدقيق
مقرر الفصل					
اهداف المادة					فهم كيفية المعالجة الدقيقة ومبدأ عمل المعالج الدقيق وتركيبه وتعلم برمجته بالإضافة إلى تعشيقة مع الذاكرة وملحقات الإدخال والإخراج
التفاصيل الاساسية للمادة					توضيح التركيب الداخلي للمعالج الدقيق ٨٠٨٦ وطرق العنوان ومجموعة الإيعازات والتعشيقة. التعريف بمعشق الملحقات المبرمج ٨٢٥٥ وتطبيقاته. التعرف على المعالجات الدقيقة الأخرى ٨٠١٨٦، ٨٠٢٨٦، ٨٠٣٨٦، ٨٠٤٨٦ والبنتيوم
الكتب المنهجية					Barry B. Brey "The Intel Microprocessors 8086/8088, 80186/8018, 80286, 80386, 80486, Pentium, and Pentium Pro processor Architecture, Programming, and Interfacing"
المصادر الخارجية					Walter A. Triebel & Avtar Singh "The 8088 and 8086 Microprocessors Programming, Interface, Software, Hardware, and Applications"
تقديرات الفصل					الفصل الدراسي
					المختبر
					الامتحانات اليومية
					المشروع
					الامتحان النهائي
					15%
					20%
					10%
					-
					55%
معلومات اضافية					

الجامعة : الجامعة التكنولوجية
الكلية : الهندسة
القسم : هندسة السيطرة والنظم
المرحلة : الثالثة (جميع الفروع)
اسم المحاضر الثلاثي : يمامة عبدالفتاح شفيق
اللقب العلمي : مدرس مساعد
المؤهل العلمي : ماجستير هندسة السيطرة
مكان العمل : الجامعة التكنولوجية / قسم هندسة
السيطرة والنظم



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي

جدول الدروس الاسبوعي

الاسبوع	التاريخ	المادة النظرية	المادة العلمية	الملاحظات
١	٢٥/9/2014	Introduction to microprocessor	Introduction to the 8086 single board microcomputer part I	تعطى كل تجربة لمجموعتين (اسبوعين)
٢	2/10/2014	Internal architecture of 8085 microprocessor	Introduction to the 8086 single board microcomputer part I	
٣	9/10/2014	Addressing modes with instruction set of 8085 microprocessor	Introduction to the 8086 single board microcomputer part II	
٤	16/10/2014	Internal architecture of 80386 microprocessor	Introduction to the 8086 single board microcomputer part II	
٥	23/10/2014	Internal architecture of 8086 microprocessor	Binary arithmetic	
٦	30/10/2014	Addressing modes	Binary arithmetic	
٧	6/11/2014	Continue: Addressing modes	BCD arithmetic part I	
٨	13/11/2014	Continue: Addressing modes	BCD arithmetic part I	
٩	20/11/2014	Continue: Addressing modes	BCD arithmetic part II	
١٠	27/11/2014	Instruction set: data transfer	BCD arithmetic part II	
١١	4/12/2014	Continue: Instruction	Bit	



Course weekly Outline

week	Date	Topics Covered	Lab. Experiment Assignments	Notes
1	٢٥/9/2014	Introduction to microprocessor	Introduction to the 8086 single board microcomputer part I	Each experiment is given to two groups (two weeks)
2	2/10/2014	Internal architecture of 8085 microprocessor	Introduction to the 8086 single board microcomputer part I	
3	9/10/2014	Addressing modes with instruction set of 8085 microprocessor	Introduction to the 8086 single board microcomputer part II	
4	16/10/2014	Internal architecture of 80386 microprocessor	Introduction to the 8086 single board microcomputer part II	
5	23/10/2014	Internal architecture of 8086 microprocessor	Binary arithmetic	
6	30/10/2014	Addressing modes	Binary arithmetic	
7	6/11/2014	Continue: Addressing modes	BCD arithmetic part I	
8	13/11/2014	Continue: Addressing modes	BCD arithmetic part I	
9	20/11/2014	Continue: Addressing modes	BCD arithmetic part II	
10	27/11/2014	Instruction set: data transfer	BCD arithmetic part II	
11	4/12/2014	Continue: Instruction set: logical	Bit manipulation	
12	11/12/2014	Instruction set: mathematical	Bit manipulation	
13	18/12/2014	Instruction set: control	Branching & decision making part I	
14	25/12/2014	Instruction set: processor	Branching & decision making part I	
15	1/1/2015	Instruction set: strings	Branching & decision making part II	
16	8/1/2015	Instruction set: subroutine	Branching & decision making part II	

Half-year Break				
17	19/2/2015	Memory interface	Loop & loop handling instructions	
18	26/2/2015	Continue:	Loop & loop handling instructions	
19	5/3/2015	Basic I/O interface	Subroutines & the stack part I	
20	12/3/2015	The 8255 PPI (programmable Peripheral Interface)	Subroutines & the stack part I	
21	19/3/2015	Continue:	Subroutines & the stack part II	
22	26/3/2015	The 8251 Programmable interval timer interface	Subroutines & the stack part II	
23	2/4/2015	Interrupt processing	String handling operation part I	
24	9/4/2015	S/W and WW application	String handling operation part I	
25	16/4/2015	Continue:	String handling operation part II	
26	23/4/2015	Continue:	String handling operation part II	
27	30/2/2015	D.M.A (Direct Memory Access)	8086 I/O instructions with 8255 PPI part I	
28	7/5/2015	Introduction to: 80186	8086 I/O instructions with 8255 PPI part I	
29	14/5/2015	Introduction to: 80286	8086 I/O instructions with 8255 PPI part II	
30	21/5/2015	Introduction to: 80386	8086 I/O instructions with 8255 PPI part II	
31	28/5/2015	Introduction to: 80486	8086 I/O instructions with 8255 PPI part III	
32	4/6/2015	Introduction to: Pentium	8086 I/O instructions with 8255 PPI part III	

Instructor Signature:

Dean Signature:

Dr. Azad Raheem