

Univercity: Technology of Univercity
 Collage : Science of compute
 Department : Science of compute
 Name Lecturer :Enas Tariq
 Lecture Title :Lecture
 Qualification: Master
 Workplace :Technology of Univercity



جمهورية العراق
 وزارة التعليم العالي و البحث العلمي
 جمار الأهرافن التقويم العلمي

((أستمارة الخطة التدريسية السنوية))

Enas Tariq	اسم التدريسي:
eden_enas@yahoo.com	البريد الالكتروني:
Design logic and Computer Organization	اسم المادة:
15 week	مقرر الفصل:
Logical design and installation of calculators material taught to identify parts of the calculator as well as the cipher in which it operates and how the calculator signal through electronic circuits inside the calculator transmitted and how the data is stored in the calculator's memory process.	اهداف المادة:
Number system conversion, number system operation codes(binaray coded, decimal and digital codes), digital system arithmetic (addition and subtraction), 1's and 2's complements of binary number, subtraction with complement, logic and gates, half adder, full adder, Boolean algebra and logic simplification(simplification by karnaugh map-three and four variable karnaugh-map), combinational logic(NAND and NOR gates)4-bit parallel adder ,decoder and encoder, multiplexerand demultiplexer, flip-flop(SR, D, and JK), Computer definition & computer structure, computer generation, CPU operation Memory type, primary storage, secondary storage, Computer classification, language claasification, Translators program, Operation system, Networking, internet .	التفاصيل الاساسيه للمادة:
	الكتب المنهجية:
1-Computer System Architecture <i>Third Edition</i> M. Morris Mano 2- Digital Fundamentals <i>Eight Edition</i> FLOYD 3- Digital Fundamentals <i>Ninth Edition</i> FLOYD 4-Fundamentals of Digital Logic and Microcomputer Design <i>Fifth edition</i> M.RAFIQZAMAN	المصادر الخارجية:

* تملئ الاستمارة الكترونياً بواسطة MS-Word
 * تنشر الاستمارة على موقع الجامعة الالكتروني على شبكة الانترنت بصيغة ملف PDF.

ملاحظة: الاستمارة متاحة على موقع الجامعة التكنولوجية الالكتروني على الانترنت (www.uotiq.org)

Univercity: Technology of Univercity
Collage : Science of compute
Department : Science of compute
Name Lecturer :Enas Tariq
Lecture Title :Lecture
Qualification: Master
Workplace :Technology of Univercity



جمهورية العراق
وزارة التعليم العالي و البحث العلمي
جهاز الاشراف والتقويم العلمي

الامتحان النهائي	المختبرات	الفصل الثاني	الفصل الاول	الفصل الدراسي	تقديرات الفصل:
50	20	15	15	الاول الثاني	
					معلومات اضافية:

* تملئ الاستمارة الكترونياً بواسطة *MS-Word*.
* تنشر الاستمارة على موقع الجامعة الالكتروني على شبكة الانترنت بصيغة ملف *PDF*.

ملاحظة: الاستمارة متاحة على موقع الجامعة التكنولوجية الالكتروني على الانترنت (www.uotiq.org)



جدول الدروس الاسبوعي – الفصل الدراسي الاول

الملاحظات	الماده العملية	الماده النظرية	التاريخ	الاسبوع
	Logic gates details	Number system and number system operation	16/11/2014	1
	Logic gates	Number system and number system operation(binary coded, decimal and digital codes)	23/11/2014	2
	Examples	Digital system arithmetic Addition and subtraction	30/11/2014	3
	Examples	1's&2's complement of binary number.	14/12/2014	4
	Half adder & full adder	Subtraction with compliment	21/12/2014	5
	Half adder & full adder	Logic gates and half adder, full adder	28/12/2014	6
	Example Boolean Algebra	Boolean algebra, logic simplification and Demorgan's theorems	04/01/2015	7
	Example Boolean Algebra	Boolean algebra, logic simplification and Demorgan's theorems	/ /2015	8
	Example Demorgans Simplify	Boolean algebra and logic simplification (simplification by karnaugh map-three and four variable karnaugh-map)	/ /2015	9
		Exam midyear		10
	Examples	Examples for k-map & Don't care and examples of don't care	/ /2015	11
				12
				13
				16
عطلة نصف السنة				

* تملئ الاستمارة الكترونياً بواسطة MS-Word
 * تنشر الاستمارة على موقع الجامعة الالكتروني على شبكة الانترنت بصيغة ملف PDF.



توقيع العميد:

توقيع الاستاذ:

جدول الدروس الاسبوعي – الفصل الدراسي الثاني

الملاحظات	الماده العملية	الماده النظرية	التاري	الاسبوع
	Example demorgans simplify	Combinational logic gate NAND& NOR, 4-bit parallal adder	/ /2015	1
	Example SOP	Combinational logic Decoders , &encoder	/ /2015	2
	Example SOP	Combinational logic Multiplexers	/ /2015	3
	ExampleS NAND & NOR	Combinational logic Demultiplexers, flip-flop SR	/ /2015	4
	4-bit parallal adder 4-bit subtracted adder	SR and D flip-flop	/ /2015	5
	Decoders 3-to-8 lines & 2-to-4 lines	Master salve JK flip-flop.	/ /2015	6
	encoder 8-to-3 lines Multiplexers 4-to-1 lines	Computer definition & computer structure.	/ /2015	7
	SR flip-flop & D flip -flop	Computer, generation, CPU operation.	/ /2015	8
	Master salve JK flip-flop	Memory type, primary storage, secondary storage.	/ /2015	9
	JK flip-flop	Computer classification, language claaification.	/ /2015	10
		Exam second year	/ /2015	11
		translators program, Operation system.	/ /2015	12
		networking, internet.	/ /2015	13
				16

* تملئ الاستمارة الكترونياً بواسطة *MS-Word*
 * تنشر الاستمارة على موقع الجامعة الالكتروني على شبكة الانترنت بصيغة ملف *PDF*.

Univercity: Technology of Univercity
Collage : Science of compute
Department : Science of compute
Name Lecturer :Enas Tariq
Lecture Title :Lecture
Qualification: Master
Workplace :Technology of Univercity



جمهورية العراق
وزارة التعليم العالي و البحث العلمي
جهاز الاشراف والتقويم العلمي

توقيع العميد:

توقيع الاستاذ:

* تملئ الاستمارة الكترونياً بواسطة *MS-Word*.
* تنشر الاستمارة على موقع الجامعة الالكتروني على شبكة الانترنت بصيغة ملف *PDF*.

ملاحظة: الاستمارة متاحة على موقع الجامعة التكنولوجية الالكتروني على الانترنت (www.uotiq.org)